

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**



POLYGLOT INTERNATIONAL

Global Management of Language-Related Projects

340 Brannan Street, Fifth Floor
San Francisco, CA 94107 • USA

Tel (415) 512-8800
FAX (415) 512-8982

TRANSLATION FROM JAPANESE

- (19) JAPANESE PATENT OFFICE (JP)
(11) Japanese Laid-Open Patent Application (Kokai) No. 62-283497
(12) Official Gazette for Laid-Open Patent Applications (A)
- (51) Int. Cl.⁴: Classification Symbols: Internal Office Registration Nos.:
G 11 C 17/00 307 6549-5B
- (43) Disclosure Date: December 9, 1987
Request for Examination: Not yet submitted
Number of Inventions: 1
(Total of 8 pages [in original])
-
- (54) Title of the Invention: System for Managing Number of Writes to
Programmable Read-only Memory
- (21) Application No. 61-124732
(22) Filing Date: May 31, 1986
(72) Inventor: Shin'ichi Nakada
(71) Applicant: Canon Inc.
(74) Agent: Masataka Kobayashi, Patent Attorney

SPECIFICATION

Title of the Invention

System for Managing Number of Writes to Programmable Read-only Memory

Claims

A system for managing the number of writes to a programmable read-only memory, characterized by the fact that in a programmable read-only memory which stores electrically erasable data that has been written to a memory area, the aforementioned memory area is divided into a plurality of blocks, the number of writes to each block is stored in memory, and when a predetermined number of writes to a block is exceeded, further write operations [to the block] are disabled.

Detailed Description of the Invention

Field of Industrial Utilization

The present invention relates to a system for managing the number of writes to a programmable read-only memory which stores electrically erasable data that has been written to a memory area.

Prior Art

Conventional EEPROM (electrically erasable and programmable ROM) had fairly small capacity and required extensive external circuitry for performing write operations. Furthermore, they did not have a mode that allows all data on a chip to be erased. More recently, capacity has been increased, and it has become possible to connect devices to the CPU address bus or data bus with virtually no need for external circuitry. It has also become possible to erase single bytes of data stored in the EEPROM. These improvements have allowed such devices to replace conventional random-access memory (RAM) for certain functions.

One example is the memory cards used to store programs, documents, foreign-language [documents], and the like created on compact personal computers and Japanese word processors. When required, [the card] is inserted into the console of a personal computer or word processor, and a program, document, or the like is saved to the card; the memory card houses RAM and a battery so that the data is saved even

when the card is removed from the console. By using EEPROM for the memory card, it would be possible to eliminate the battery.

Problems Which the Invention Is Intended to Solve

However, EEPROM has the limitation that, unlike conventional RAM, the number of write operations is not unlimited. Specifically, once a pre-established number of write operations has been exceeded, further writes to the memory card result in the erasure of data previously stored. The data stored in an EEPROM includes both data that is rewritten frequently and data that is rewritten infrequently; once a prescribed number of writes to frequently rewritten data has been reached, further write operations to the EEPROM are disabled, despite the fact that rewriting would be possible.

This invention was developed in order to address the aforementioned drawbacks, and is intended to provide a system for managing the number of writes to a programmable read-only memory which prevents erasure of data that has been written to an EEPROM, and which equalizes the number of writes that can be made to the EEPROM as well as equalizing write frequency to the EEPROM, thereby extending the write life of the EEPROM.

Means Used to Solve the Aforementioned Problems

The system for managing the number of writes to a programmable read-only memory which pertains to the present invention involves dividing the memory area into a plurality of blocks, storing the number of writes to each block, and when a predetermined number of writes to a block is exceeded, disabling further write operations [to the block].

Effect of the Invention

In the present invention, the memory area [is divided into] blocks and the number of writes [to each block] is stored [by the device] so that when the number of write operations [to a block] reaches a preset write count, further writing to the block is disabled.

Practical Examples

Fig. 1(a) is a schematic illustration of a system for managing the number of writes to a programmable read-only memory in a practical example of the present invention. 1 indicates an EEPROM with a write capacity, for example, of

32,798 bytes \times 8 bits, set to allow 10,000 write operations. The EEPROM 1 is provided with a pointer block 1a and spare pointer blocks SPB1 through SPB50. The pointer block 1a comprises 4 addressees (one byte each). The two bytes of addresses 0 and 1 contain a write count WCNT, for example, "1388₁₆". The one byte of address 2 of pointer block 1a contains a directory DB, for example, "01₁₆". The one byte of address 3 of pointer block 1a contains an unused start block number OSB, for example, "33₁₆". The one byte of address 4 of pointer block 1a contains an unused end block number OEB, for example, "8A₁₆".

Fig. 1(b) is a block diagram illustrating an example of device configuration in the present invention. 11 indicates a CPU which is equipped with ROM 11a and RAM 11b. [The CPU] controls the various components in accordance with a program stored in the ROM 11a and based on the algorithm shown in Fig. 6. 12 indicates an input means which is used to enter data write and data erase commands for the EEPROM 1 located in a data write device 13. The CPU 11 is also equipped with accumulators ACC and BCC for data transfer.

Fig. 2 is a schematic illustration of the configuration of the EEPROM 1 depicted in Fig. 1(a). 21 indicates block numbers assigned to, for example, 127 blocks, BLOCK1 through BLOCK 127. Each block comprises, for example, 256 bytes, with the two lead bytes containing the number of updates, that is, the update count described later. The next 253 bytes contain stored data DATA, and the final byte is a chain block area CB indicating whether the stored data DATA ends with this block or continues to another block. When the stored data DATA continues to another block, the block number of the chained block is held in the chain block area CB; when the stored data DATA does not continue to another block, the chain block area CB contains "FF₁₆".

Fig. 3 is a schematic illustration of the configuration of the directory block depicted in Fig. 2. 30 is the directory block indicated by the aforementioned directory DB. 31 indicates the update counter of the aforementioned directory block 30 and comprises, for example, two bytes. 32 is a file area in which each twelve-byte file name is stored. 33 is a start block number area (SB) comprising, for example, one byte, which holds the file start block number. 34 is an end block number area (EB) comprising, for example, one byte, which holds the file end block number. 35 is a chain block area (CB) which indicates whether there is a directory block that continues on from directory block 30. The chain block area 35 contains, for example, "FF₁₆". The directory block 30 comprises, for example, eighteen file areas 32.

Next, the configuration of the EEPROM 1 will be described referring to Fig. 1(a) and Fig. 3.

As shown in Fig. 1(a), for example, the write count WCNT of the pointer block 1a contains "1388₁₆", indicating that 5,000 updates have been made. Since the directory DB contains "01₁₆", the block number of the directory block 30 indicated by the directory DB is "1". The update counter 31 of the directory block 30 contains "142F₁₆", indicating that this directory block 30 has been updated 5,167 times. Since the start block number area 33 for File 1 (file name) in file area 32 contains "02₁₆" and the end block number area 34 contains "05₁₆", the file starts at BLOCK 2 and ends at BLOCK 5. Since the start block number area 33 for File 2 in file area 32 contains "0A₁₆" and the end block number area 34 contains "0F₁₆", the file starts at BLOCK 10 and ends at BLOCK 15. Since the start block number area 33 for File 3 (file name) in file area 32 contains "15₁₆" and the end block number area 34 contains "18₁₆", the file starts at BLOCK 21 and ends at BLOCK 24. Since "FF₁₆" follows File 3 in file area 32, the file area 32 ends at File 3.

Fig. 4 is a schematic illustration of the EEPROM 1 prior to use. The symbols used are the same as those in Fig. 1(a) and Fig. (3).

As the drawing shows, the following are stored at addresses 0 through 4 in the pointer block 1a: the write count WCNT in the pointer block 1a of the EEPROM 1 is "0001₁₆", the directory DB is "01₁₆", the unused start block number OSB is "02₁₆", and the unused end block number OEB is "7A₁₆". In the block BLOCK 1 indicated by the directory DB, the update counter 31 contains "0001₁₆", File 1 in the file area 32 contains "FF₁₆", and the chain block area 35 contains "FF₁₄", indicating that the EEPROM 1 is has not yet been used.

The pointer block 1a start block number OSB and end block number OEB contain "02₁₆" and "7F₁₆", respectively. Specifically, the two lead bytes in blocks BLOCK 2 through BLOCK 127 contain "0001₁₆", and the final single bytes (the chain block area 35 which indicates a serial chained block) in each of BLOCK 2 through BLOCK 126 contain "03 - 7F₁₆". The chain block area 35 of BLOCK 127 contains "FF". Thus, the blocks BLOCK 2 through BLOCK 127 are chained.

Figs. 5(a) and (b) are schematic representations of the write operation to the EEPROM 1. The symbols used are the same as those in Fig. 1(a) and Fig. (3).

First, [the system] searches the file area 32 of each block BLOCK for the leading [characters] "00₁₆". In Fig. 3, "00₁₆" is found between File 2 and File 3, whereupon the 12-byte file name "File 4" is written at this location. Referring to the start block number OSB for the unused block in the pointer block 1a, the data of the

two leading bytes for the block BLOCK indicated by the start block number OSB, specifically, "57₁₆", [is read]¹; specifically, the update counter 31 is incremented by one, and if the cumulative value exceeds, for example, 10,000, this same operation is performed for the block BLOCK indicated by the chain block area 35 of File 4, and a search is made for a block BLOCK for which [the value in] the update counter 31 is 10,000 or less. [When found,] the number of this block BLOCK is written to the start block number OSB of the pointer block 1a and the data of File 4 is written to BLOCK 87 (253 bytes). If the block BLOCK 87 becomes filled, the update counter 31 of the block BLOCK indicated in the chain block area 35 of the block BLOCK 87 is incremented by one, and a check is made to determine whether the cumulative value exceeds, for example, 10,000; if the update counter 31 of the indicated block BLOCK exceeds 10,000, a search is made for a block BLOCK for which the update count is 10,000 or less. [When found,] the number of this block BLOCK is written to the chain block area 35 of the preceding block BLOCK. In this way, data is written while excluding blocks BLOCK for which the update count exceeds 10,000. This operation is repeated until all the data has been written, whereupon the contents of the chain block area 35 of the last block BLOCK written to replaces the old unused start block number OSB, and the write count WCNT in the pointer block 1a is incremented by one, to "1389₁₆". "FF₁₆" is written to the chain block area 35 of the last block BLOCK to which data was written. The number of the last block BLOCK to which data was written is written to the block number area 34 of the directory block 30 (which stores the final block number), and the update counter 31 is incremented by one. [At the end of this process], the update counter 31 contains "1430₁₆", the start block number area 33 for File 4 contains "33₁₆", and the end block number area 34 "37₁₆", as shown in Fig. 5(b).

The procedure for erasing File 1 which has been written to the EEPROM 1 will be described referring to Figs. 5(a) and (b).

[The system] searches for File 1 from the block BLOCK 1 (the directory block 30) and places "00₁₆" in the two lead bytes of the file area 32. Next, the update counter 31 of the directory block 30 is incremented by one. Referring to the start block number area 33 and end block number area 34 of File 1, the contents of the chain block area 35 of the block indicated by the end block number OEB of the pointer block 1a (which had been "FF₁₆" prior to the erase operation) are changed to reflect the contents of the start block number area 33, and the update counter 31 for this block 30 is

¹ [Translator's note: Uncertain interpolation made necessary by the fact that the author has neglected to provide a verb.]

incremented by one. In other words, File 4 [sic] which has just been erased is attached to the end of the unused block. In this way, the update counter 31 approaches 10,000 as files are repeatedly updated and deleted while advancing the update counter 31.

The access process performed when the update counter 31 has reached 10,000 will now be described.

First, the contents of the chain block area 35 of the block BLOCK indicated by the contents of the start block number OSB of the pointer block 1a are designated as the new start block number OSB. Next, the contents of the directory block 30 preceding this block, with the exception of the update counter 31, are transferred. The new directory block number is written to the directory DB of the pointer block 1a, and the write count WCNT of the pointer block 1a and the update counter 31 are incremented by one.

In the event that the write count WCNT of the pointer block 1a exceeds 10,000, data other than the write count WCNT data is transferred to the closest spare pointer block among the spare pointer blocks SPB1 through SPB50, and the write count WCNT (0000_{16}) of the new pointer block is incremented by one, to (0001_{16}). At this point the write count WCNT of the discarded pointer block 1a exceeds 10,000 and the write count WCNT of the new pointer block 1a is less than 10,000. In this way, write [and] erase [operations] to the counter block 30 [sic] and the pointer block 1a are managed. Blocks used by erased files are returned to the very end of the unused block. This equalizes the number of times unused blocks are used.

Fig. 6 is a flow chart describing the control procedure for data write operations to the EEPROM 1. (1) through (18) indicate steps.

First, [the system] searches for a free area in the directory block 30 and writes a new file name (1). The unused start block number OSB is then placed in the accumulator ACC of the CPU 11 (2). The write count WCNT for the block indicated by the accumulator ACC is incremented by one (3). At this point, it is ascertained whether the write count WCNT exceeds 10,000 (4). If the answer is YES, the chain block area CB of the block indicated by the accumulator ACC is placed in the accumulator ACC (5), and the system returns to step (3). If the answer is NO, the contents of the accumulator ACC are written to the start block number area (SB) 33 of the directory block 30 (6). Next, data is written to the data area of the block indicated by the accumulator ACC. At this point, it is ascertained whether the 235-byte capacity of the block indicated by the accumulator ACC has been exceeded (8). If the answer is YES, the chain block area CB of the block indicated by the accumulator ACC is placed in the accumulator BCC (9). Next, the write count WCNT for the block indicated by

the accumulator BCC is incremented by one (10). At this point, it is ascertained whether the write count WCNT exceeds 10,000 (11). If the answer is YES, the chain block area CB of the block indicated by the accumulator BCC is placed in memory (12) and [the system] returns to step (10). If the answer is NO, the contents of the accumulator BCC are written to the chain block area CB of the block indicated by the accumulator ACC, and [the system] returns to step (7).

If, on the other hand, the determination in step (8) is NO, the chain block area CB of the block indicated by the accumulator ACC is written to the unused start block number OSB (14). Next, the write count WCNT of the pointer block 1a is incremented by one (15). Next, "FF₁₆" is written to the chain block area CB of the block indicated by the accumulator ACC (16). The contents of the accumulator ACC are then written to the end block number area 34 of the new file location in the directory block 30 (17). Next, the write count WCNT of the directory block 30 is updated (18).

Merits of the Invention

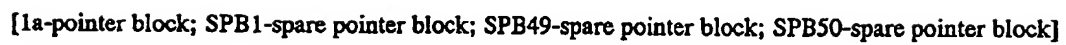
As described above, the present invention divides the memory area into a plurality of blocks, stores in memory the number of writes to each block, and disables write operations to a block when a preset number of writes has been exceeded. [Inadvertent] erasure of data that has been written to the EEPROM can be prevented, and blocks that are no longer used are attached to the end of the unused block, allowing the number of times that unused blocks are used to be equalized.

4. Brief Description of the Figures

Fig. 1(a) is a schematic illustration of a system for managing the number of writes to a programmable read-only memory in a practical example of the present invention. Fig. 1(b) is a block diagram illustrating an example of device configuration in this invention. Fig. 2 is a schematic illustration of the configuration of the EEPROM depicted in Fig. 1(a). Fig. 3 is a schematic illustration of the configuration of the directory blocks depicted in Fig. 2. Fig. 4 is a schematic illustration of the EEPROM prior to use. Figs. 5(a) and (b) are schematic representations of the write operation to the EEPROM. Fig. 6 is a flow chart describing the control procedure for data write operations to the EEPROM depicted in Fig. 1(a).

In the drawings, 1 indicates an EEPROM, 1a indicates a pointer block, 21 indicates a block number, 30 indicates a directory block, 31 indicates an update counter, 32 indicates a file area, 33 indicates a start block number area, 34 indicates an end block number area, and 35 indicates a chain block area.

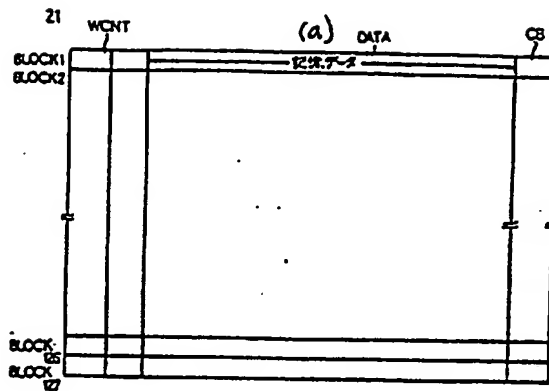
1



The block diagram illustrates the system architecture. It consists of three main components connected in a linear fashion. On the left is a vertical rectangular block labeled '12' at the top, containing the text '入力手段' (Input Means). A horizontal line connects this block to a larger central rectangular block labeled '11' at the top. Inside block '11', there are two smaller rectangular blocks: '11a' labeled 'ROM' and '11b' labeled 'RAM'. A horizontal line connects the right side of block '11' to a third rectangular block labeled '13' at the top. Inside block '13' is a smaller rectangular block labeled '1' containing the text 'EEPROM'.

9

Fig. 2



[(a)-stored data]

Fig. 3

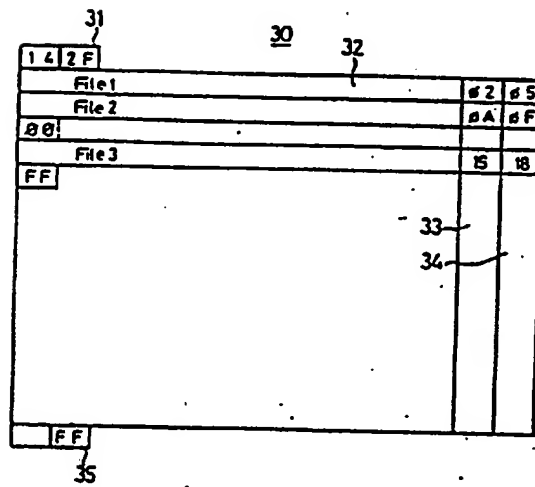


Fig. 4

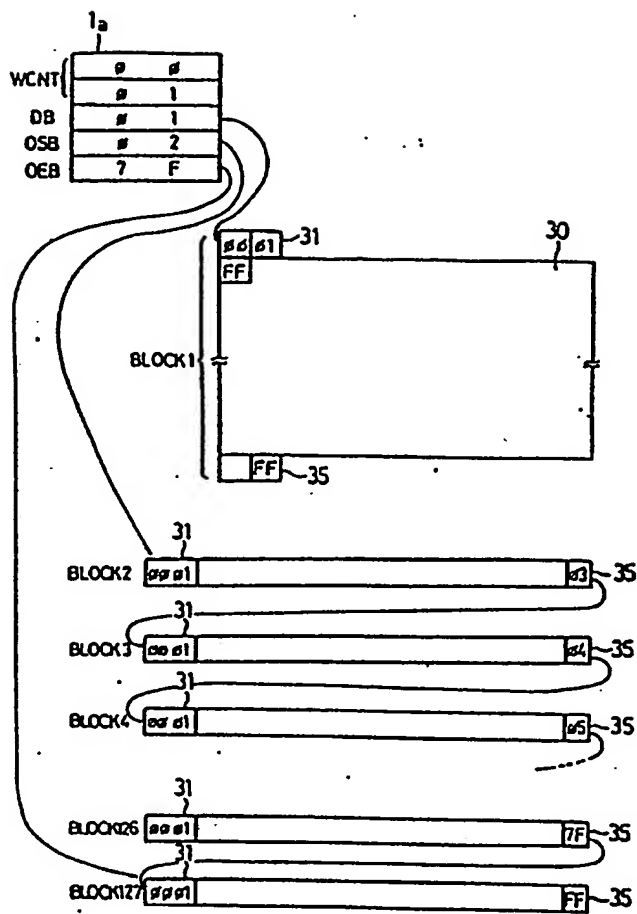


Fig. 5

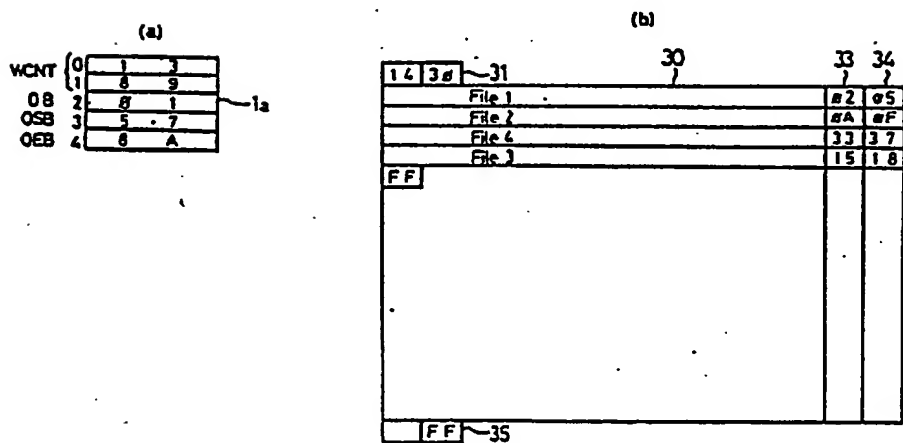
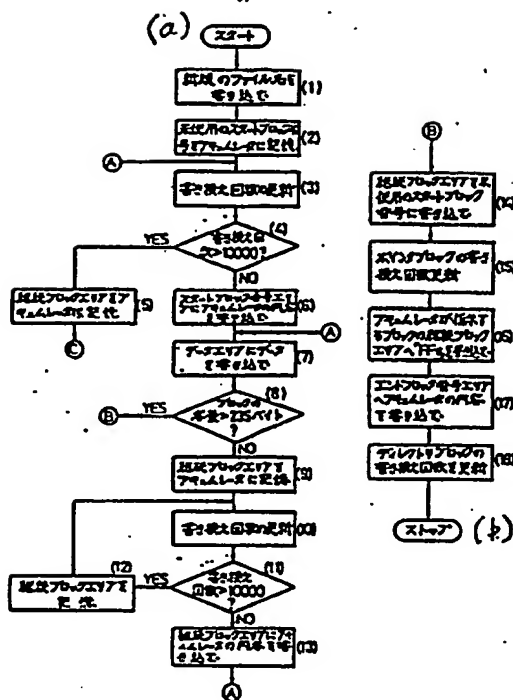


Fig. 6



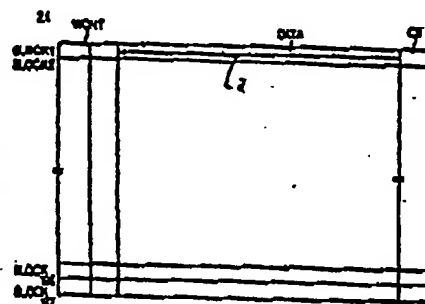
[(a)-Start; (1)-Write new file name; (2)-Store unused start block number in accumulator; (3)-Update write count; (4)-Write count > 10,000?; (5)-Store chain block area in accumulator; (6)-Write accumulator contents to start block number area; (7)-Write data to data area; (8)-Block contents > 235 bytes?; (9)-Store chain block area in accumulator; (10)-Update write count; (11)-Write count > 10,000?; (12)-Place chain block area in memory; (13)-Write accumulator contents to chain block area; (14)-Write chain block area to unused start block number; (15)-Update write count in pointer block (16)-Write "FF₁₆" to chain block area of block indicated by accumulator; (17)-Write accumulator contents to end block number area; (18)-Update write count in directory block; (b)-Stop]

**64) MANAGEMENT SYSTEM FOR OF NUMBER OF TIMES OF WRITING
PROGRAMMABLE READ ONLY MEMORY**

(1) 62-283487 (A) (43) 9.12.1987 (19) JP
(2) Appl. No. 61-124732 (22) 31.5.1986
(7) CANON INC (72) SHINICHI NAKADA
(5) Int. Cl. G11C17/00

PURPOSE: To average the rewriting frequency of a memory block and to prolong the life of an EEPROM by suppressing the writing to the memory block reaching the number of times of setting.

CONSTITUTION: The memory area of the EEPROM in which the erasing, the rewriting or the like are carried out by an input means, a CPU or the like is divided into 127 such as blocks BLOCK1~BLOCK127 and in the respective blocks, an area WCNT for storing the updating and rewriting number of times as well as a data memory area DATA is provided. When the contents of the area WCNT in which the counted value of the updating counter of the directory area of a block pointer is written are referred to and reach the set number, the rewriting of the block is suppressed through the CPU. The rewriting frequency of the respective blocks is averaged and the life of the EEPROM is prolonged.



as storage data

⑩ 日本国特許庁(JP)

⑪ 特許出願公開

⑫ 公開特許公報(A)

昭62-283497

⑬ Int.Cl.⁴
G 11 C 17/00

識別記号
3 0 7

庁内整理番号
6549-5B

⑭ 公開 昭和62年(1987)12月9日

審査請求 未請求 発明の数 1 (全8頁)

⑮ 発明の名称 プログラマブルリードオンリメモリの書き込み回数管理方式

⑯ 特 願 昭61-124732

⑰ 出 願 昭61(1986)5月31日

⑱ 発 明 者 仲 田 真 一 東京都大田区下丸子3丁目30番2号 キャノン株式会社内

⑲ 出 願 人 キャノン株式会社 東京都大田区下丸子3丁目30番2号

⑳ 代 理 人 弁理士 小林 将高

明 細 書

1. 発明の名称

プログラマブルリードオンリメモリの書き込み回数管理方式

2. 特許請求の範囲

記憶領域に書き込まれた情報を電氣的に消去可能なプログラマブルリードオンリメモリにおいて、前記記憶領域を複数のブロックに分割し、各ブロック毎に書き込み回数を記憶し、あらかじめ設定される書き込み回数を越えたブロックへの書き込みを抑制させることを特徴とするプログラマブルリードオンリメモリの書き込み回数管理方式。

3. 発明の詳細な説明

(産業上の利用分野)

この発明は、電氣的消去可能なプログラマブルリードオンリメモリの書き込み回数の管理方式に関するものである。

(従来の技術)

従来のEEPROM(Electrical Erasable

and Programmable ROM)は、容量も少なく、また書き込むために必要な外部回路が多かった。さらに、チップ内のすべてのデータを消去するモードしか有していなかった。最近では、容量も大きくなるとともに、外部回路も殆ど必要なくCPUのアドレスバス、データバスに接続できるようになり、またEEPROM内の1バイトのデータのみも消去も可能となってきた。以上の改良により、使用目的によっては、従来のランダムアクセスメモリ(RAM)で構成していた機能の置換が可能となった。

例えば、従来の小型パソコン、日本語ワープロで作成したプログラムや文庫、外字等を保存しておくためにメモリカードと云うものがある。これは、必要に応じてパソコン、日本語ワープロ等の本体に差し込んでプログラムや文庫を記憶させ、本体から引き抜いても、そのデータを記憶しているように、メモリカード内にはRAMと電池が搭載されていた。そこで、メモリカードをEEPROMで構成することにより、電池を無くすること

ができると考えられた。

(発明が解決しようとする問題点)

ところが、EEPROMでは従来のRAMのように自由に何度も書き換えられない制約があり、すなわち、あらかじめ設定される書き込み回数を越えて、メモ리카ードへの書き込みを行なうことにより、記憶しているはずのデータを消失させてしまう等の問題点があった。またEEPROMに書き込まれたデータのうち、頻りに書き換えられるデータと書き換え頻度の少ないデータとが存在し、書き換え頻度の高いデータの書き換え回数が所定値を越えると、EEPROMへの書き換えが可能にも関わらず書き換え不能となる問題点があった。

この発明は、上記の問題点を解消するためになされたもので、EEPROMに書き込まれるデータの消失を防止するとともに、EEPROMへの書き込み回数を平均化させるとともに、EEPROM上の書き換え頻度を平均化して、EEPROMへの書き換え寿命を延命できるプログラマブル

リードオンリメモリの書き込み回数管理方式を得ることを目的とする。

(問題点を解決するための手段)

この発明に係るプログラマブルリードオンリメモリの書き込み回数管理方式は、記憶領域を複数のブロックに分割し、各ブロック毎に書き込み回数を記憶し、あらかじめ設定される書き込み回数を越えたブロックへの書き込みを抑止させる。

(作用)

この発明においては、記憶領域を各ブロック毎に書き込み回数を記憶しておき、この書き込み回数があらかじめ設定される書き込み回数を越えたら、そのブロックへの書き込みを抑止させる。

(実施例)

第1図(a)はこの発明の一実施例を示すプログラマブルリードオンリメモリへの書き込み回数管理方式を説明する模式図であり、1はEEPROMで、例えば書き込み容量が32768バイト×8ビットで、書き込み回数が1万回に設定してある。EEPROM1は、ポインタブロック1aお

よび予備ポインタブロックSPB1~SPB50より構成される。ポインタブロック1aは4アドレス(各1バイト)で構成され、「0~1」番地の2バイトで、書き換え回数WCNT、例えば「13881₁₆」を記憶している。またポインタブロック1aの「2」番地の1バイトは、ディレトリDB、例えば「011₁₆」を記憶している。さらに、ポインタブロック1aの「3」番地の1バイトは、未使用のスタートブロック番号OSB、例えば「331₁₆」を記憶している。またポインタブロック1aの「4」番地の1バイトは、未使用のエンドブロック番号OEB、例えば「8A1₁₆」を記憶している。

第1図(b)はこの発明の装置構成の一例を説明するブロック図であり、11はCPUで、ROM11a、RAM11bを有し、ROM11aに格納された第6図に示すフローに準じたプログラムに応じて各部を制御する。12は入力手段で、データ書き込み装置13にセットされるEEPROM1へのデータ書き込みおよびデータ消去を指

示する。なお、CPU11にはデータの伝送を行うアキュムレータACC、BCCを有している。

第2図は第1図(a)に示すEEPROM1の構造を示す模式図であり、21はブロック番号であり、例えば127個のブロックBLOCK1~BLOCK127に分割されている。各ブロックは、例えば256バイトで構成され、先頭の2バイトで、そのブロックが更新された回数、すなわち、後述する更新回数が記憶されている。次に続く253バイトは記憶データDATAが記憶されており、最後の1バイトは、記憶データDATAがこのブロックに留まるか、または他のブロックに及ぶかどうかを示す最終ブロックエリアCBがあり、他のブロックに記憶データDATAが及ぶ場合は、最終ブロックエリアCBには最終するブロック番号が記憶され、他のブロックに記憶データDATAが及ばない場合は、最終ブロックエリアCBには「FF₁₆」が記憶されている。

第3図は第2図に示す各ディレトリブロック構造を説明する模式図であり、30は前記ディレ

クトリDBに指示されるディレクトリブロック、31は前記ディレクトリブロック30の更新カウンタで、例えば2バイトで構成される。32はファイル領域で、各ファイル名が12バイトで記憶される。33はスタートブロック番号エリア(SB)で、例えば1バイトで構成され、ファイルのスタートブロック番号が記憶されている。34はエンドブロック番号エリア(EB)で、例えば1バイトで構成され、ファイルのエンドブロック番号が記憶されている。35はチェーンブロックエリア(CB)で、ディレクトリブロック30に属するディレクトリブロックの有無を記憶する。例えばチェーンブロックエリア35が「FF₁₆」となる。なお、ディレクトリブロック30は、例えば18個のファイル領域32で構成される。

次に第1図(a)および第3図を参照しながらEEPROM1の構造について説明する。

第1図(a)に示すようにポインタブロック1aの書き換え回数WCNTに、例えば「1388₁₆」が記憶されているとすると、5000回の

ア34が「18₁₆」となっているため、ブロックBLOCK21から始まり、ブロックBLOCK24で終ることになる。またファイル領域32のファイル3の次に「FF₁₆」が書かれているので、このファイル領域32はファイル3で終了していることになる。

第4図は未使用のEEPROM1の状態を説明する模式図であり、第1図(a)、第3図と同一のものには同じ符号を付している。

この図から分かるように、未使用のEEPROM1のポインタブロック1aの書き換え回数WCNTが「0001₁₆」、ディレクトリDBが「01₁₆」、未使用のスタートブロック番号OSBが「02₁₆」、未使用のエンドブロック番号OEBが「7A₁₆」がそれぞれポインタブロック1aの0番地から4番地にそれぞれ記憶されている。これにより、ディレクトリDBに指示されるブロックBLOCK1を参照すると、更新カウンタ31に「0001₁₆」が書き込まれているとともに、ファイル領域32のファイル1に「FF₁₆」が書

更新が行われたことを示し、またディレクトリDBには「01₁₆」が記憶されているので、ディレクトリDBに指示されるディレクトリブロック30のブロック番号が「1」で、そのディレクトリブロック30の更新カウンタ31には、「142F₁₆」が記憶されている。これは、このディレクトリブロック30を5167回更新したことを示し、ファイル領域32のファイル(FIL₁₆)1(ファイル名)はスタートブロック番号エリア33が「02₁₆」で、エンドブロック番号エリア34が「05₁₆」となっているため、ブロックBLOCK2から始まり、ブロックBLOCK5で終ることになる。またファイル領域32のファイル2は、スタートブロック番号エリア33が「0A₁₆」で、エンドブロック番号エリア34が「0F₁₆」となっているため、ブロックBLOCK10から始まり、ブロックBLOCK15で終ることになる。さらに、ファイル領域32のファイル3(ファイル名)は、スタートブロック番号エリア33が「15₁₆」で、エンドブロック番号エリ

ア34が「18₁₆」となっているため、ブロックBLOCK21から始まり、ブロックBLOCK24で終ることになる。またファイル領域32のファイル3の次に「FF₁₆」が書かれているので、このファイル領域32はファイル3で終了していることになる。

さらに、ポインタブロック1aのスタートブロック番号OSBおよびエンドブロック番号OEBには「02₁₆」、「7F₁₆」がそれぞれ書き込まれている。すなわち、ブロックBLOCK2~127には先頭の2バイトに「0001₁₆」が書き込まれ、最終の1バイトに各接続のブロックの接続を示すチェーンブロックエリア35には、ブロックBLOCK2~126に対して「03~7F₁₆」が書き込まれ、ブロックBLOCK127のチェーンブロックエリア35には「FF」が書き込まれている。このように、各ブロックBLOCK2~127は1つのチェーン構造となる。

次に第3図、第5図(a)、(b)を参照しながらEEPROM1への書き込み動作を説明する。

第5図(a)、(b)はEEPROM1への書き込み動作を説明する模式図であり、第1図

(a)、第3図と同一のものには同じ符号を付している。なお、書き込み直前は、第3図に示す状態であったものとする。

まず、各ブロックBLOCKのファイル領域32の先頭が「0016」のところを探し当てる。第3図の場合は、ファイル2とファイル3との間に「0016」があり、そこにファイル4という名前を12バイトで書き込み、ポインタブロック1aの未使用ブロックのスタートブロック番号OSBを参照して、スタートブロック番号OSBの指示するブロックBLOCK、すなわち「5716」の先頭の2バイト情報、すなわち、更新カウンタ31を「1」インクリメントし、その加算値が、例えば1万回を超えているようであれば、ファイル4のチェーンブロックエリア35が示すブロックBLOCKに対して同様の操作を行い、更新カウンタ31が1万回以下のブロックBLOCKを探し当てて、そのブロックBLOCKの番号をポインタブロック1aのスタートブロック番号OSBに書き込むとともに、ファイル4のデータ

をブロックBLOCK87(253バイト)に書き込み、ブロックBLOCK87に載れるようであれば、ブロックBLOCK87のチェーンブロックエリア35の指示するブロックBLOCKの更新カウンタ31を「1」インクリメントして加算値が、例えば1万回を超えているかどうかを調べ、指示されるブロックBLOCKの更新カウンタ31が1万回を超えるようであれば、更新回数が1万回以下のブロックBLOCKを探し当て、そのブロックBLOCKの番号を直前に書き込んだブロックBLOCKのチェーンブロックエリア35に書き込む。このようにして、データの書き込みが行われ、更新回数が1万回を超えるブロックBLOCKが排除されて行く。そして、書き込みデータがなくなるまで同様の操作を行い、最後に書き込んだブロックBLOCKのチェーンブロックエリア35に記憶されていた内容を新しい未使用のスタートブロック番号OSBに書き換え、ポインタブロック1aの書き換え回数WCNTを「1」インクリメントして「138916」とな

り、最後にデータを書き込んだブロックBLOCKのチェーンブロックエリア35を「FF16」にする。そして、ディレクトリブロック30の最終ブロック番号を記憶するエンドブロック番号エリア34に最後のデータを書き込んだブロックBLOCKの番号を書き込むとともに、更新カウンタ31を「1」インクリメントすると、第5図(b)に示されるように、更新カウンタ31が「143016」となり、ファイル4のスタートブロック番号エリア33が「3316」で、エンドブロック番号エリア34が「3716」となる。

次に第5図(a)、(b)を参照しながらEEPROM1に書き込まれているファイル1の削除動作について説明する。

ディレクトリブロック30となるブロックBLOCK1よりファイル1を探し、ファイル領域32の先頭の2バイトを「0016」とする。次いで、ディレクトリブロック30の更新カウンタ31を「1」インクリメントし、ファイル1のスタートブロック番号エリア33とエンドブロック

番号エリア34のデータを参照して、ポインタブロック1aのエンドブロックOEBが指示するブロックのチェーンブロックエリア35の内容(削除直前までは「FF16」であった)をスタートブロック番号エリア33の内容に変更し、このブロックの更新カウンタ31を「1」インクリメントする。すなわち、未使用ブロックの最後に今排除したファイル4を接続するわけである。このようにして、更新カウンタ31を高めながら何度もファイルの更新、削除を実行して行くうちに、更新カウンタ31が1万回に接近する。

次に更新カウンタ31が1万回に到達した場合のアクセス処理について説明する。

まず、ポインタブロック1aのスタートブロック番号OSBの内容が示しているブロックBLOCKのチェーンブロックエリア35の内容を新規のスタートブロック番号OSBとする。次いで、このブロック直前のディレクトリブロック30の更新カウンタ31の情報以外の内容を伝送する。そして、ポインタブロック1aのディレクトリD

Bに新規のディレクトリブロック番号を書き込み、ポイントブロック1aの書き換え回数WCNTおよび更新カウンタ31を「1」インクリメントする。

一方、ポイントブロック1aの書き換え回数WCNTは1万回を超えた場合は、予備ポイントブロックSPB1～SPB50のうち一番近い予備ポイントブロックへ書き換え回数WCNTの値以外のデータを転送し、新規のポイントブロックの書き換え回数WCNT(00001a)を「1」インクリメントして「00011a」に設定する。この場合、破棄されたポイントブロック1aの書き換え回数WCNTは1万回以上となり、新のポイントブロック1aの書き換え回数WCNTは1万回以下となる。このようにして、カウンタブロック30およびポイントブロック1aの書き込み削除を管理する。また削除されたファイルが使用していたブロックは未使用ブロックの一番最後に回される。これは、未使用ブロックの使用回数を平均化するためである。

ACCが指示するブロックの容量が235バイトを超えるかどうかを判断し(8)、YESならばアキュムレータACCが指示するブロックの最終ブロックエリアCBをアキュムレータBCCに記憶させる(9)。次いで、アキュムレータBCCが指示するブロックの書き換え回数WCNTを+1更新する(10)。次いで、書き換え回数WCNTが10000を超えたかどうかを判断し(11)、YESならばアキュムレータBCCの指示するブロックの最終ブロックエリアCBを記憶させ(12)、ステップ(10)に戻り、NOならばアキュムレータACCが指示するブロックの最終ブロックエリアCBにアキュムレータBCCの内容を書き込み(13)、ステップ(7)に戻る。

一方、ステップ(8)の判断でNOの場合は、アキュムレータACCが指示する最終ブロックエリアCBを未使用のスタートブロック番号OSBに書き込む(14)。次いで、ポイントブロック1aの書き換え回数WCNTを+1更新する(15)。次いで、アキュムレータACCが指示するブロックの

第6図は第1図(a)に示したEEPROM1のデータ書き込み制御動作を説明するためのフローチャートである。なお、(1)～(18)は各ステップを示す。

まず、ディレクトリブロック30の空エリアを探して、新規のファイル名を書き込む(1)。次いで、未使用のスタートブロック番号OSBをCPU11のアキュムレータACCに記憶させる(2)。アキュムレータACCが指示するブロックの書き換え回数WCNTを+1更新する(3)。ここで、書き換え回数WCNTが10000を超えたかどうかを判断し(4)、YESならばアキュムレータACCの指示するブロックの最終ブロックエリアCBをアキュムレータACCに記憶し(5)、ステップ(3)に戻り、NOならばディレクトリブロック30のスタートブロック番号エリア(SB)33にアキュムレータACCの内容を書き込む(6)。次いで、アキュムレータACCが指示するブロックのデータエリアにデータを書き込む(7)。ここで、書き込みデータがアキュムレ-

最終ブロックエリアCBへ「FF1a」を書き込む(16)。そして、ディレクトリブロック30の新ファイル位置のエンドブロック番号エリア34へアキュムレータACCの内容を書き込む(17)。次いで、ディレクトリブロック30の書き換え回数WCNTを更新する(18)。

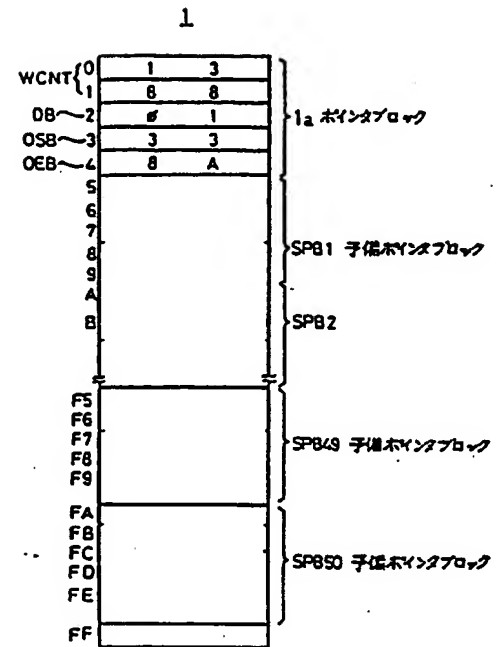
(発明の効果)

以上説明したように、この発明は記憶領域を複数のブロックに分け、各ブロック毎に書き込み回数を記憶し、あらかじめ設定される書き込み回数を越えたブロックへの書き込みを抑制させるようにしたので、EEPROMに書き込まれるデータの消失を未然に防げるとともに、不要になったブロックを未使用ブロックの最後尾に接続するようにしたので、各ブロックの書き込み回数を平均化できる利点を有する。

4. 図面の簡単な説明

第1図(a)はこの発明の一実施例を示すプログラマブルリードオンリメモリへの書き込み回数管理方式を説明する模式図、第1図(b)はこの

第 1 図 (a)

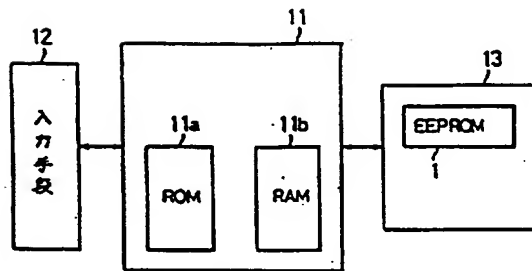


発明の装置構成の一例を説明するブロック図、第2図は第1図(a)に示すEEPROMの構造を示す校式図、第3図は第2図に示す各ディレクトリブロック構造を説明する校式図、第4図は未使用のEEPROM状態を説明する校式図、第5図(a)、(b)はEEPROMへの書き込み動作を説明する校式図、第6図は第1図(a)に示したEEPROMのデータ書き込み動作を説明するためのフローチャートである。

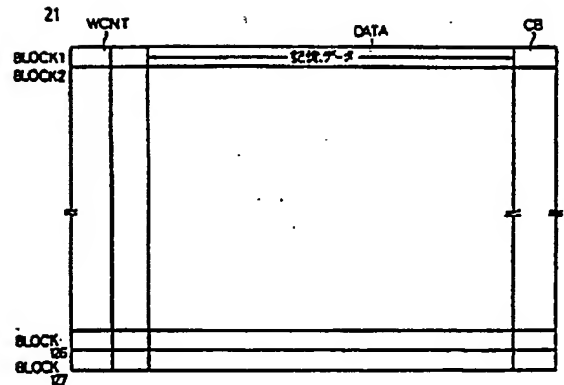
図中、1はEEPROM、1aはポインタブロック、21はブロック番号、30はディレクトリブロック、31は更新カウンタ、32はファイル領域、33はスタートブロック番号エリア、34はエンドブロック番号エリア、35はチェーンブロックエリアである。

代理人 小林 将 高

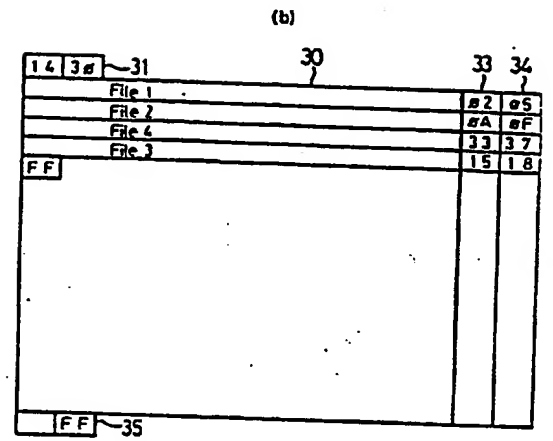
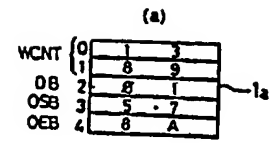
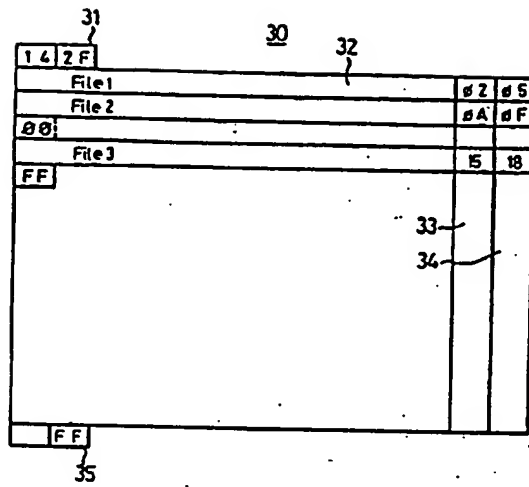
第 1 図 (b)



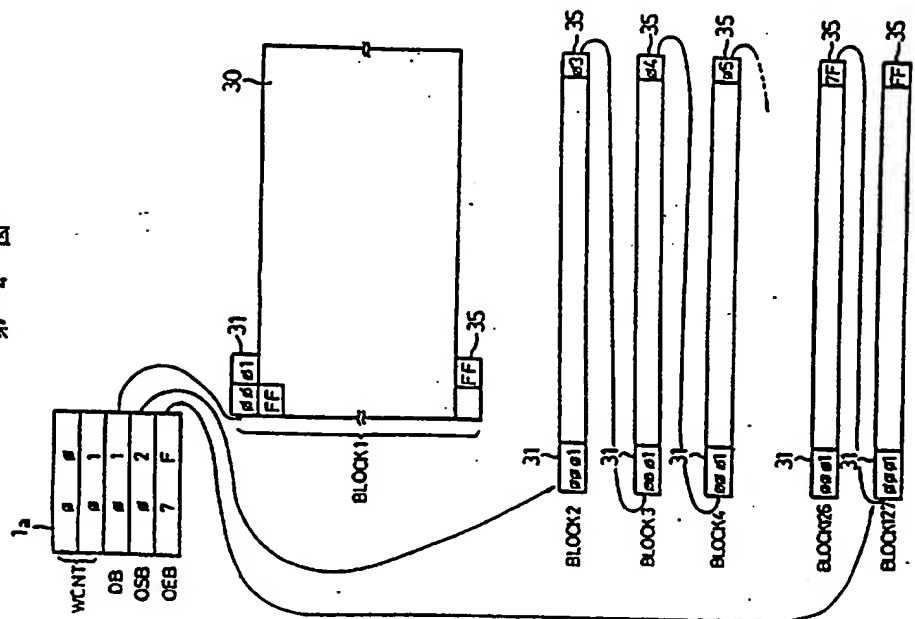
第 2 図



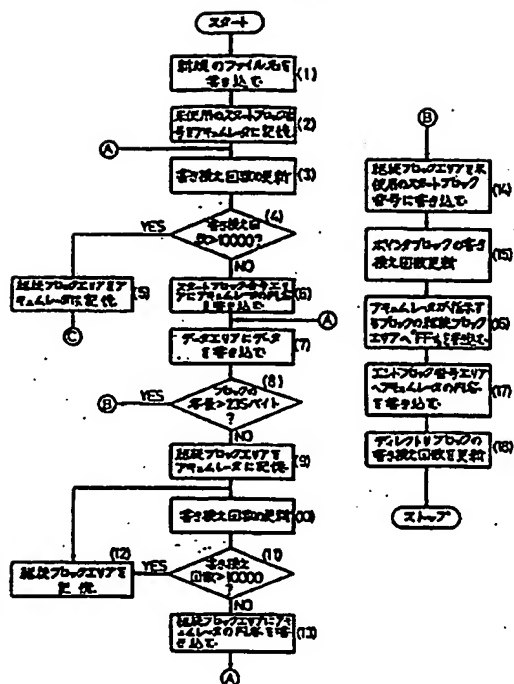
第 5 図



第 4 図



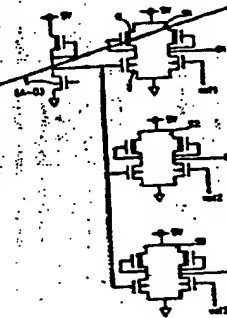
第 6 図



PROPOSE: To improve the integrated degree of a ROM by making the threshold voltage of a MOS transistor more than four types and applying the memory capacity of more than 2 bits by one transistor.

CONSTITUTION: The threshold voltage of the MOS transistor 5 of a memory transistor is made more than four types of the voltages A-D and the transistor 5 is detected by three types of detecting circuits S1-S3 forming the differential amplifier of reference voltages ref1-ref3 corresponding to the respective thresholds A-D. Then, the detected outputs D1-D3 of the circuits S1-S3 indicate the values of a table I, when a logical processing is applied to combine more than two types of the outputs D1-D3, the capacity of more than two bits is applied to the one memory transistor. Consequently, the number of the memory transistors can be reduced and the integrated degree of the ROM can be improved.

b	0	1	2	3
A	0	1	2	3
B	0	1	2	3
C	0	1	2	3



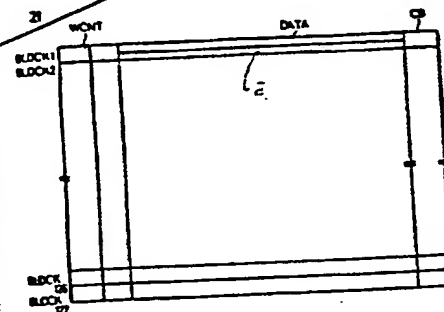
a: table I, b: memory transistor, c: output

34) MANAGEMENT SYSTEM FOR OF NUMBER OF TIMES OF WRITING PROGRAMMABLE READ ONLY MEMORY

1) 62-283496 (A) (43) 9.12.1987 (19) JP
 2) Appl. No. 61-124731 (22) 31.5.1986
 3) CANON INC. (72) SHINICHI NAKADA
 5) Int. Cl. G11C17/00

PURPOSE: To prolong the rewriting life of an EEPROM by connecting a block having little frequency in writing in a divided memory area to an unused block.

CONSTITUTION: The EEPROM in which erasing, rewriting or the like are controlled through an input means, a CPU or the like is divided into 127 such as pointer blocks BLOCK1-BLOCK127. The respective blocks include an area WCNT for storing the number of times of updating the block, a memory data area DATA, a continuous block area CB corresponding to the continuous block number when the memory data is supplied to other block or the absence of the continuous block number when the data is not supplied to other block or the like. Then, the area WCNT is referred through the CPU, the block of little frequency in the writing is connected to the last of the unused block to rewrite the CB. Accordingly, the respective blocks are averaged and used and the writing life of the EEPROM used for a card or the like is prolonged.



a: storage data

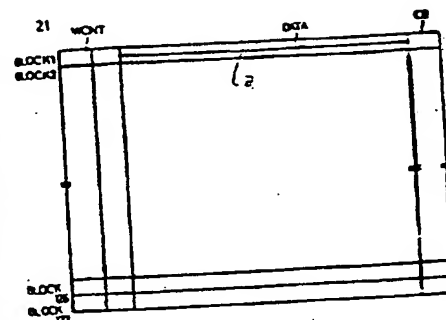
(* no document attached)

34) MANAGEMENT SYSTEM FOR OF NUMBER OF TIMES OF WRITING PROGRAMMABLE READ ONLY MEMORY

1) 62-283497 (A) (43) 9.12.1987 (19) JP
 2) Appl. No. 61-124732 (22) 31.5.1986
 3) CANON INC. (72) SHINICHI NAKADA
 5) Int. Cl. G11C17/00

PURPOSE: To average the rewriting frequency of a memory block and to prolong the life of an EEPROM by suppressing the writing to the memory block reaching the number of times of setting.

CONSTITUTION: The memory area of the EEPROM in which the erasing, the rewriting or the like are carried out by an input means, a CPU or the like is divided into 127 such as blocks BLOCK1-BLOCK127 and in the respective blocks, an area WCNT for storing the updating and rewriting number of times as well as a data memory area DATA is provided. When the contents of the area WCNT in which the counted value of the updating counter of the directory area of a block pointer is written are referred to and reach the set number, the rewriting of the block is suppressed through the CPU. The rewriting frequency of the respective blocks is averaged and the life of the EEPROM is prolonged.



a: storage data

⑨ 日本国特許庁(JP)

⑩ 特許出願公開

⑪ 公開特許公報(A) 昭62-283497

⑫ Int. Cl.
G 11 C 17/00

識別記号
3 0 7

庁内整理番号
6549-5B

⑬ 公開 昭和62年(1987)12月9日

審査請求 未請求 発明の数 1 (全8頁)

⑭ 発明の名称 プログラマブルリードオンリメモリの書き込み回数管理方式

⑮ 特 願 昭61-124732

⑯ 出 願 昭61(1986)5月31日

⑰ 発 明 者 仲 田 真 一 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
⑱ 出 願 人 キヤノン株式会社 東京都大田区下丸子3丁目30番2号
⑲ 代 理 人 弁 理 士 小 林 将 高

明 細 書

1. 発明の名称

プログラマブルリードオンリメモリの書き込み
回数管理方式

2. 特許請求の範囲

記憶領域に書き込まれた情報を電気的に消去可能なプログラマブルリードオンリメモリにおいて、前記記憶領域を複数のブロックに分割し、各ブロック毎に書き込み回数を記憶し、あらかじめ設定される書き込み回数を越えたブロックへの書き込みを抑制させることを特徴とするプログラマブルリードオンリメモリの書き込み回数管理方式。

3. 発明の詳細な説明

(産業上の利用分野)

この発明は、電気的消去可能なプログラマブルリードオンリメモリの書き込み回数の管理方式に関するものである。

(従来の技術)

従来のEEPROM(Electrical Erasable

and Programmable ROM)は、容量も少なく、また書き込むために必要な外部回路が多かった。さらに、チップ内のすべてのデータを消去するモードしか有していなかった。最近では、容量も大きくなるとともに、外部回路も殆ど必要なくCEVのアドレスバス、データバスに接続できるようになり、またEEPROM内の1バイトのデータのみを消去も可能となってきた。以上の改良により、使用目的によっては、従来のランダムアクセスメモリ(RAM)で構成していた機能の置換が可能となった。

例えば、従来の小型パソコン、日本語ワープロで作成したプログラムや文庫、外字等を保存しておくためにメモリカードと云うものがある。これは、必要ときにパソコン、日本語ワープロ等の本体に差し込んでプログラムや文庫を記憶させ、本体から引き抜いても、そのデータを記憶しているように、メモリカード内にはRAMと電池が搭載されていた。そこで、メモリカードをEEPROMで構成することにより、電池を無くすること

ができると考えられた。

〔発明が解決しようとする問題点〕

ところが、EEPROMでは従来のRAMのように自由に何度も書き換えられない制約があり、すなわち、あらかじめ設定される書き込み回数を越えて、メモリカードへの書き込みを行なうことにより、記憶しているはずのデータを消失させてしまう等の問題点があった。またEEPROMに書き込まれたデータのうち、頻りに書き換えられるデータと書き換え頻度の少ないデータとが存在し、書き換え頻度の高いデータの書き換え回数が所定値を越えると、EEPROMへの書き換えが可能にも関わらず書き換え不能となる問題点があった。

この発明は、上記の問題点を解消するためになされたもので、EEPROMに書き込まれるデータの消失を防止するとともに、EEPROMへの書き込み回数を平均化させるとともに、EEPROM上の書き換え頻度を平均化して、EEPROMへの書き換え寿命を延命できるプログラマブル

リードオンリメモリの書き込み回数管理方式を得ることを目的とする。

〔問題点を解決するための手段〕

この発明に係るプログラマブルリードオンリメモリの書き込み回数管理方式は、記憶領域を複数のブロックに分割し、各ブロック毎に書き込み回数を記憶し、あらかじめ設定される書き込み回数を越えたブロックへの書き込みを抑制させる。

〔作用〕

この発明においては、記憶領域を各ブロック毎に書き込み回数を記憶しておき、この書き込み回数があらかじめ設定される書き込み回数を越えたら、そのブロックへの書き込みを抑制させる。

〔実施例〕

第1図(a)はこの発明の一実施例を示すプログラマブルリードオンリメモリへの書き込み回数管理方式を説明する模式図であり、1はEEPROMで、例えば書き込み容量が32768バイト×8ビットで、書き込み回数が1万回に設定してある。EEPROM1は、ポイントブロック1aお

よび予備ポイントブロックSPB1~SPB50より構成される。ポイントブロック1aは47フレズ(各1バイト)で構成され、「0~1」番地の2バイトで、書き換え回数WCNT、例えば「13881₁₆」を記憶している。またポイントブロック1aの「2」番地の1バイトは、ディレトリDB、例えば「011₁₆」を記憶している。さらに、ポイントブロック1aの「3」番地の1バイトは、未使用のスタートブロック番号OSB、例えば「331₁₆」を記憶している。またポイントブロック1aの「4」番地の1バイトは、未使用のエンドブロック番号OEB、例えば「8A1₁₆」を記憶している。

第1図(b)はこの発明の実施構成の一例を説明するブロック図であり、11はCPUで、ROM11a、RAM11bを有し、ROM11aに格納された第6図に示すフローに準じたプログラムに応じて各部を制御する。12は入力手段で、データ書き込み装置13にセットされるEEPROM1へのデータ書き込みおよびデータ消去を指

示する。なお、CPU11にはデータの転送を行うアキュムレータACC、BCCを有している。

第2図は第1図(a)に示すEEPROM1の構成を示す模式図であり、21はブロック番号であり、例えば127個のブロックBLOCK1~BLOCK127に分割されている。各ブロックは、例えば256バイトで構成され、先頭の2バイトで、そのブロックが更新された回数、すなわち、後述する更新回数が記憶されている。次に続く253バイトは記憶データDATAが記憶されており、最後の1バイトは、記憶データDATAがこのブロックに留まるか、または他のブロックに及ぶかどうかを示す最終ブロックエリアCBがあり、他のブロックに記憶データDATAが及ぶ場合は、最終ブロックエリアCBには最終するブロック番号が記憶され、他のブロックに記憶データDATAが及ばない場合は、最終ブロックエリアCBには「FF1₁₆」が記憶されている。

第3図は第2図に示す各ディレトリブロック構成を説明する模式図であり、30は前記ディレ

クトリDBに指示されるディレクトリブロック、31は前記ディレクトリブロック30の更新カウンタで、例えば2バイトで構成される。32はファイル領域で、各ファイル名が12バイトで記憶される。33はスタートブロック番号エリア(SB)で、例えば1バイトで構成され、ファイルのスタートブロック番号が記憶されている。34はエンドブロック番号エリア(EB)で、例えば1バイトで構成され、ファイルのエンドブロック番号が記憶されている。35はチェーンブロックエリア(CB)で、ディレクトリブロック30に属するディレクトリブロックの有無を記憶する。例えばチェーンブロックエリア35が「FF₁₆」となる。なお、ディレクトリブロック30は、例えば18個のファイル領域32で構成される。

次に第1図(a)および第3図を参照しながらEEPROM1の構造について説明する。

第1図(a)に示すようにポインタブロック1aの書き換え回数WCNTに、例えば「1388₁₆」が記憶されているとすると、5000回の

ア34が「18₁₆」となっているため、ブロックBLOCK21から始まり、ブロックBLOCK24で終ることになる。またファイル領域32のファイル3の次に「FF₁₆」が書かれているので、このファイル領域32はファイル3で終了していることになる。

第4図は未使用のEEPROM1の状態を説明する模式図であり、第1図(a)、第3図と同一のものには同じ符号を付している。

この図から分かるように、未使用のEEPROM1のポインタブロック1aの書き換え回数WCNTが「0001₁₆」、ディレクトリDBが「01₁₆」、未使用のスタートブロック番号OSBが「02₁₆」、未使用のエンドブロック番号OEBが「7A₁₆」がそれぞれポインタブロック1aの0番地から4番地にそれぞれ記憶されている。これにより、ディレクトリDBに指示されるブロックBLOCK1を参照すると、更新カウンタ31に「0001₁₆」が書き込まれているとともに、ファイル領域32のファイル1に「FF₁₆」が書

き込まれていることを示し、またディレクトリDBには「01₁₆」が記憶されているので、ディレクトリDBに指示されるディレクトリブロック30のブロック番号が「1」で、そのディレクトリブロック30の更新カウンタ31には、「142F₁₆」が記憶されている。これは、このディレクトリブロック30を5167回更新したことを示し、ファイル領域32のファイル(FILE)1(ファイル名)はスタートブロック番号ニア33が「02₁₆」で、エンドブロック番号ニア34が「05₁₆」となっているため、ブロックBLOCK2から始まり、ブロックBLOCK5で終ることになる。またファイル領域32のファイル2は、スタートブロック番号ニア33が「0A₁₆」で、エンドブロック番号ニア34が「0F₁₆」となっているため、ブロックBLOCK10から始まり、ブロックBLOCK15で終ることになる。さらに、ファイル領域32のファイル3(ファイル名)は、スタートブロック番号ニア33が「15₁₆」で、エンドブロック番号ニア

34が「18₁₆」となっているため、ブロックBLOCK21から始まり、ブロックBLOCK24で終ることになる。またファイル領域32のファイル3の次に「FF₁₆」が書かれているので、このファイル領域32はファイル3で終了していることになる。

さらに、ポインタブロック1aのスタートブロック番号OSBおよびエンドブロック番号OEBには「02₁₆」、「7F₁₆」がそれぞれ書き込まれている。すなわち、ブロックBLOCK2～127には先頭の2バイトに「0001₁₆」が書き込まれ、最終の1バイトに各後続のブロックの開始を示すチェーンブロックエリア35には、ブロックBLOCK2～126に対して「03～7F₁₆」が書き込まれ、ブロックBLOCK127のチェーンブロックエリア35には「FF」が書き込まれている。このように、各ブロックBLOCK2～127は1つのチェーン構造となる。

次に第3図、第5図(a)、(b)を参照しながらEEPROM1への書き込み動作を説明する。

第5図(a)、(b)はEEPROM1への書き込み動作を説明する模式図であり、第1図

(a)、第3図と同一のものには同じ符号を付している。なお、書き込み直前は、第3図に示す状態であったものとする。

まず、各ブロックBLOCKのファイル領域32の先頭が「001」のところを探し当てる。第3図の場合は、ファイル2とファイル3との間に「001」があり、そこにファイル4という名前を12バイトで書き込み、ポインタブロック1aの未使用ブロックのスタートブロック番号OSBを参照して、スタートブロック番号OSBの指示するブロックBLOCK、すなわち「571」の先頭の2バイト情報、すなわち、更新カウンタ31を「1」インクリメントし、その加算値が、例えば1万回を超えているようであれば、ファイル4のチェーンブロックエリア35が示すブロックBLOCKに対して同様の操作を行い、更新カウンタ31が1万回以下のブロックBLOCKを探し当てて、そのブロックBLOCKの番号をポインタブロック1aのスタートブロック番号OSBに書き込むとともに、ファイル4のデータ

をブロックBLOCK87(253バイト)に書き込み、ブロックBLOCK87に載れるようであれば、ブロックBLOCK87のチェーンブロックエリア35の指示するブロックBLOCKの更新カウンタ31を「1」インクリメントして加算値が、例えば1万回を超えているかどうかを調べ、指示されるブロックBLOCKの更新カウンタ31が1万回を超えるようであれば、更新回数1万回以下のブロックBLOCKを探し当て、そのブロックBLOCKの番号を直前に書き込んだブロックBLOCKのチェーンブロックエリア35に書き込む。このようにして、データの書き込みが行われ、更新回数が1万回を超えるブロックBLOCKが排除されて行く。そして、書き込みデータがなくなるまで同様の操作を行い、最後に書き込んだブロックBLOCKのチェーンブロックエリア35に記憶されていた内容を新しい未使用のスタートブロック番号OSBに書き換え、ポインタブロック1aの書き換え回数WCNTを「1」インクリメントして「13351」とこ

り、最後にデータを書き込んだブロックBLOCKのチェーンブロックエリア35を「FF1」にする。そして、ディレクトリブロック30の最終ブロック番号を記憶するエンドブロック番号エリア34に最後のデータを書き込んだブロックBLOCKの番号を書き込むとともに、更新カウンタ31を「1」インクリメントすると、第5図(b)に示されるように、更新カウンタ31が「14301」となり、ファイル4のスタートブロック番号エリア33が「331」で、エンドブロック番号エリア34が「371」となる。

次に第5図(a)、(b)を参照しながらEEPROM1に書き込まれているファイル1の削除動作について説明する。

ディレクトリブロック30となるブロックBLOCK1よりファイル1を探し、ファイル領域32の先頭の2バイトを「001」とする。次いで、ディレクトリブロック30の更新カウンタ31を「1」インクリメントし、ファイル1のスタートブロック番号エリア33とエンドブロック

番号エリア34のデータを参照して、ポインタブロック1aのエンドブロックOEBが指示するブロックのチェーンブロックエリア35の内容(排除直前までは「FF1」であった)をスタートブロック番号エリア33の内容に変更し、このブロックの更新カウンタ31を「1」インクリメントする。すなわち、未使用ブロックの最後に今排除したファイル4を接続するわけである。このようにして、更新カウンタ31を連ねながら同様にファイルの更新、排除を実行して行くうちに、更新カウンタ31が1万回に接近する。

次に更新カウンタ31が1万回に到達した場合のアクセス処理について説明する。

まず、ポインタブロック1aのスタートブロック番号OSBの内容が示しているブロックBLOCKのチェーンブロックエリア35の内容を新しいスタートブロック番号OSBとする。次いで、このブロック直前のディレクトリブロック30の更新カウンタ31の情報以外の内容を伝送する。そして、ポインタブロック1aのディレクトリD

Bに新規のディレクトリブロック番号を書き込み、ポインタブロック1aの書き換え回数WCNTおよび更新カウンタ31を「1」インクリメントする。

一方、ポインタブロック1aの書き換え回数WCNTは1万回を超えた場合は、予備ポインタブロックSPB1~SPB50のうち一番近い予備ポインタブロックへ書き換え回数WCNTの情報以外のデータを転送し、新規のポインタブロックの書き換え回数WCNT(0000₁₆)を「1」インクリメントして「0001₁₆」に設定する。この場合、破棄されたポインタブロック1aの書き換え回数WCNTは1万回以上となり、新のポインタブロック1aの書き換え回数WCNTは1万回以下となる。このようにして、カウンタブロック30およびポインタブロック1aの書き込み回数を管理する。また破棄されたファイルが使用していたブロックは未使用ブロックの一番最後に回される。これは、未使用ブロックの使用回数を平均化するためである。

ACCが指示するブロックの容量が235バイトを超えるかどうかを判断し(8)。YESならばアキュムレータACCが指示するブロックの最終ブロックエリアCBをアキュムレータBCCに記憶させる(9)。次いで、アキュムレータBCCが指示するブロックの書き換え回数WCNTを+1更新する(10)。次いで、書き換え回数WCNTが10000を超えたかどうかを判断し(11)。YESならばアキュムレータBCCの指示するブロックの最終ブロックエリアCBを記憶させ(12)、ステップ(10)に戻り、NOならばアキュムレータACCが指示するブロックの最終ブロックエリアCBにアキュムレータBCCの内容を書き込み(13)、ステップ(7)に戻る。

一方、ステップ(8)の判断でNOの場合は、アキュムレータACCが指示する最終ブロックエリアCBを未使用のスタートブロック番号OSBに書き込む(14)。次いで、ポインタブロック1aの書き換え回数WCNTを+1更新する(15)。次いで、アキュムレータACCが指示するブロックの

第6図は第1図(a)に示したEEPROM1のデータ書き込み制御動作を説明するためのフローチャートである。なお、(1)~(18)は各ステップを示す。

まず、ディレクトリブロック30の空エリアを探して、新規のファイル名を書き込む(1)。次いで、未使用のスタートブロック番号OSBをCPU11のアキュムレータACCに記憶させる(2)。アキュムレータACCが指示するブロックの書き換え回数WCNTを+1更新する(3)。ここで、書き換え回数WCNTが10000を超えたかどうかを判断し(4)。YESならばアキュムレータACCの指示するブロックの最終ブロックエリアCBをアキュムレータACCに記憶し(5)、ステップ(3)に戻り、NOならばディレクトリブロック30のスタートブロック番号エリア(SB)33にアキュムレータACCの内容を書き込む(6)。次いで、アキュムレータACCが指示するブロックのデータエリアにデータを書き込む(7)。ここで、書き込みデータがアキュムレ

最終ブロックエリアCBへ「FF₁₆」を書き込む(16)。そして、ディレクトリブロック30のファイル位置のエンドブロック番号エリア34へアキュムレータACCの内容を書き込む(17)。次いで、ディレクトリブロック30の書き換え回数WCNTを更新する(18)。

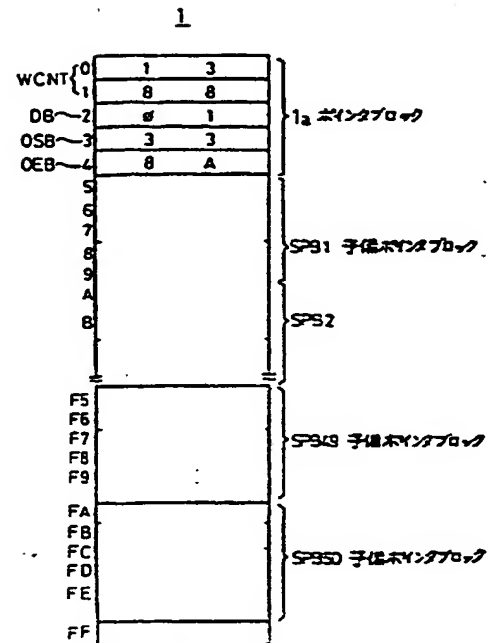
〔発明の効果〕

以上説明したように、この発明は記憶領域を複数のブロックに分割し、各ブロック毎に書き込み回数を記憶し、あらかじめ設定される書き込み回数を越えたブロックへの書き込みを抑制させるようにしたので、EEPROMに書き込まれるデータの消失を未然に防げるとともに、不要になったブロックを未使用ブロックの最後尾に接続するようにしたので、各ブロックの書き込み回数を平均化できる利点を有する。

4. 図面の簡単な説明

第1図(a)はこの発明の一実施例を示すプログラマブルリードオンリメモリへの書き込み回数管理方式を説明する模式図、第1図(b)はこの

第 1 図 (a)

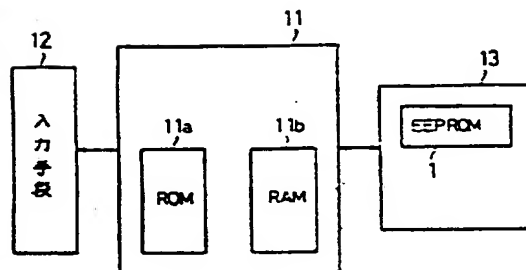


発明の装置構成の一例を説明するブロック図、第2図は第1図(a)に示すEEPROMの構造を示す校式図、第3図は第2図に示すディレクトリブロック構造を説明する校式図、第4図は未使用のEEPROM状態を説明する校式図、第5図(a)、(b)はEEPROMへの書き込み動作を説明する校式図、第6図は第1図(a)に示したEEPROMのデータ書き込み動作を説明するためのフローチャートである。

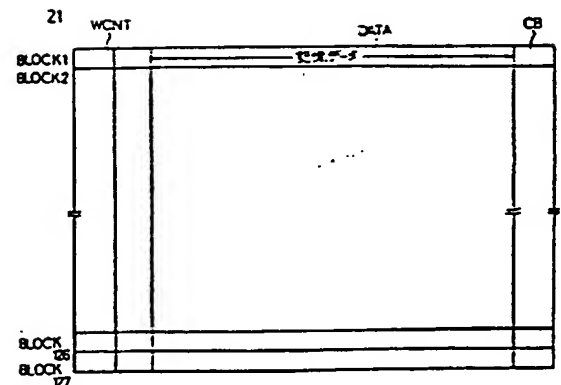
図中、1はEEPROM、1aはポインタブロック、21はブロック番号、30はディレクトリブロック、31は更新カウンタ、32はファイル領域、33はスタートブロック番号エリア、34はエンドブロック番号エリア、35はチェーンブロックエリアである。

代理人 小林 将 高

第 1 図 (b)



第 2 図

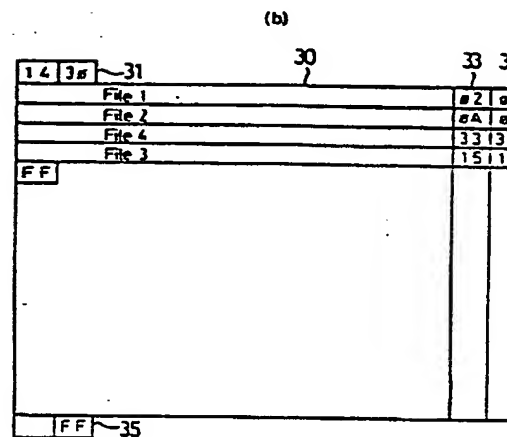


第 5 圖

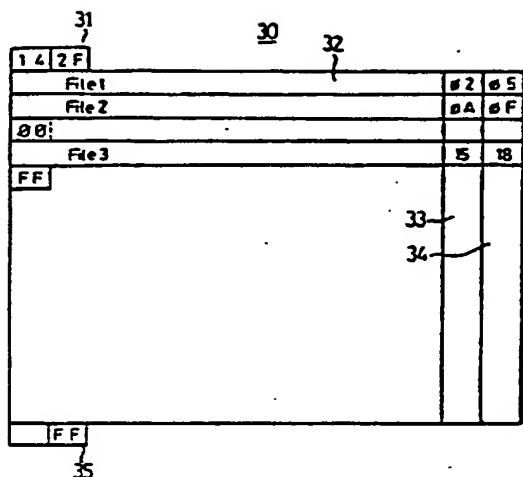
(a)

WCNT	0	1	3
	1	8	9
DB	2	8	1
OSB	3	5	7
OEB	4	8	A

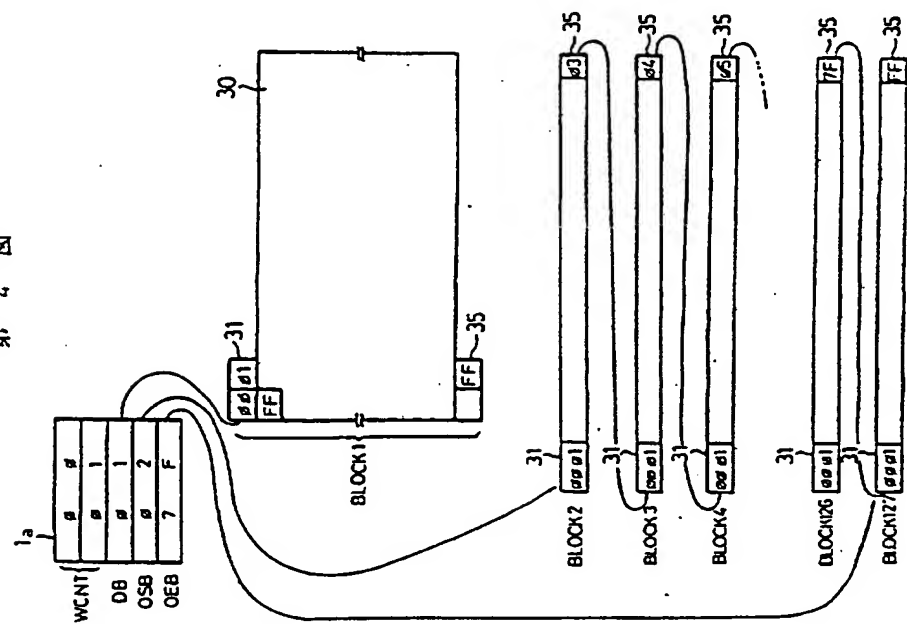
1a



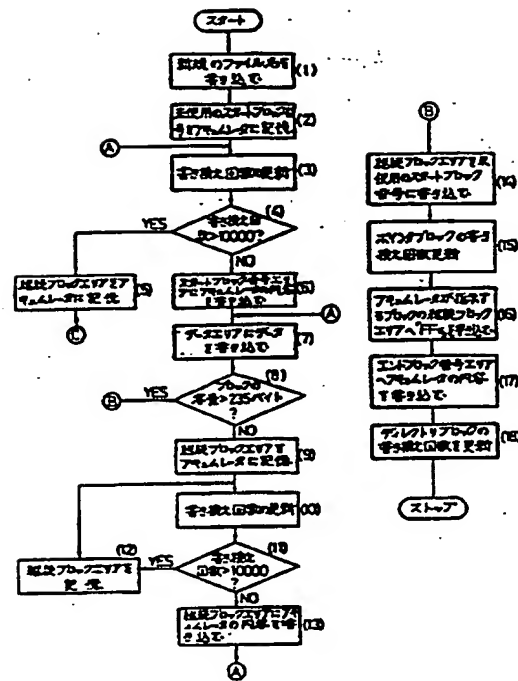
第 3 圖



第 4 圖



第 6 図



**64) MANAGEMENT SYSTEM FOR OF NUMBER OF TIMES OF WRITING
PROGRAMMABLE READ ONLY MEMORY**

(11) 62-283497 (A) (43) 9.12.1987 (19) JP

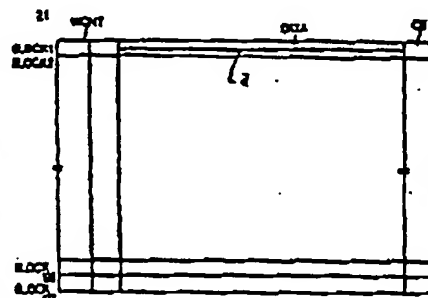
(21) Appl. No. 61-124732 (22) 31.5.1986

(71) CANON INC (72) SHINICHI NAKADA

(51) Int. Cl. G11C17/00

PURPOSE: To average the rewriting frequency of a memory block and to prolong the life of an EEPROM by suppressing the writing to the memory block reaching the number of times of setting.

CONSTITUTION: The memory area of the EEPROM in which the erasing, the rewriting or the like are carried out by an input means, a CPU or the like is divided into 127 such as blocks BLOCK1~BLOCK127 and in the respective blocks, an area WCNT for storing the updating and rewriting number of times as well as a data memory area DATA is provided. When the contents of the area WCNT in which the counted value of the updating counter of the directory area of a block pointer is written are referred to and reach the set number, the rewriting of the block is suppressed through the CPU. The rewriting frequency of the respective blocks is averaged and the life of the EEPROM is prolonged.



2: storage data